

(12) DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITÉ DE COOPÉRATION  
EN MATIÈRE DE BREVETS (PCT)

(19) Organisation Mondiale de la Propriété  
Intellectuelle  
Bureau international



(43) Date de la publication internationale  
11 janvier 2001 (11.01.2001)

PCT

(10) Numéro de publication internationale  
WO 01/02960 A1

(51) Classification internationale des brevets<sup>7</sup>: G06F 11/20,  
15/80

(21) Numéro de la demande internationale:  
PCT/FR00/01861

(22) Date de dépôt international: 30 juin 2000 (30.06.2000)

(25) Langue de dépôt: français

(26) Langue de publication: français

(30) Données relatives à la priorité:  
99/08554 2 juillet 1999 (02.07.1999) FR

(71) Déposant (pour tous les États désignés sauf US): COM-  
MISSARIAT A L'ENERGIE ATOMIQUE [FR/FR];  
31/33, rue de la Fédération, F-75752 Paris 15ème (FR).

(72) Inventeurs; et

(75) Inventeurs/Déposants (pour US seulement): CLER-  
MIDY, Fabien [FR/FR]; 101b, rue du 8 Mai 1945,  
F-91300 Massy (FR). COLLETTE, Thierry [FR/FR];  
Résidence Les Pampres, Bât. A, F-91940 Les Ulis (FR).

(74) Mandataire: RICHARD, Patrick; Brevatome, 3, rue du  
Docteur Lancereaux, F-75008 Paris (FR).

(81) État désigné (national): US.

(84) États désignés (régional): brevet européen (AT, BE, CH,  
CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT,  
SE).

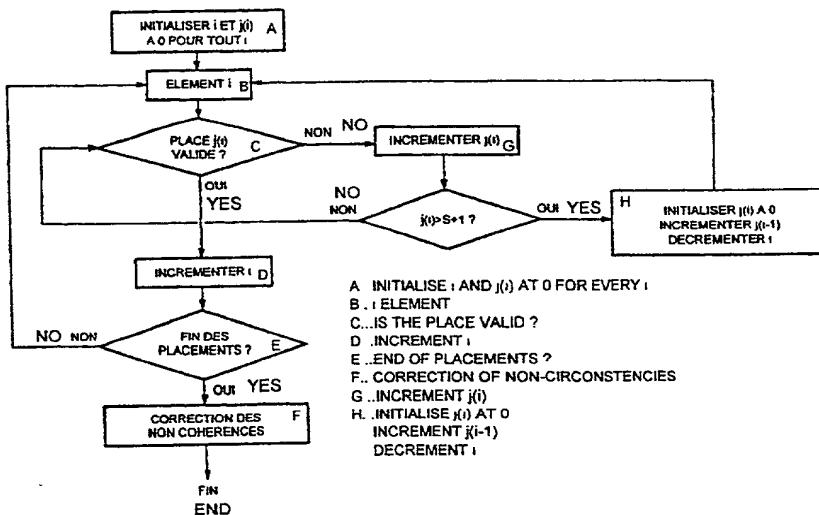
Publiée:

— Avec rapport de recherche internationale.

[Suite sur la page suivante]

(54) Title: RECONFIGURATION METHOD APPLICABLE TO AN ARRAY OF IDENTICAL FUNCTIONAL ELEMENTS

(54) Titre: PROCEDE DE RECONFIGURATION APPLICABLE A UN RESEAU D'ELEMENTS FONCTIONNELS  
IDENTIQUES



WO 01/02960 A1

(57) Abstract: The invention concerns a method for reconfiguring an array of parallel functional elements fault-tolerant towards said functional elements comprising said basic functional elements (P), additional functional elements (Sp), elements interconnecting (Cm) said functional elements and a control unit, said method consisting in: a step for placing the functional elements of the logic network on the physical network; a routing step which consists in programming the interconnecting elements on the physical network, selecting a maximum number of interconnecting elements capable of being run through by two neighbouring processors using a shortest path algorithm.

[Suite sur la page suivante]